

МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ
Запорізький національний технічний університет

МЕТОДИЧНІ ВКАЗІВКИ

з виконання лабораторних робіт дисципліни

«ОСНОВИ МІКРОПРОЦЕСОРНОЇ ТЕХНІКИ»

для студентів спеціальності
141 – ЕЛЕКТРОЕНЕРГЕТИКА, ЕЛЕКТРОТЕХНІКА ТА
ЕЛЕКТРОМЕХАНІКА
освітньої програми «Електромеханічні системи
автоматизації та електропривод»
заочної форми навчання

Методичні вказівки з виконання лабораторних робіт дисципліни «Основи мікропроцесорної техніки» для студентів спеціальності 141 – ЕЛЕКТРОЕНЕРГЕТИКА, ЕЛЕКТРОТЕХНІКА ТА ЕЛЕКТРОМЕХАНІКА освітньої програми «Електромеханічні системи автоматизації та електропривод» заочної форми навчання. /Укл: В.В. Осадчий, О.С. Назарова - Запоріжжя: ЗНТУ, 2019. – 36 с.

Укладачі:

В.В. Осадчий, к.т.н., доцент

О.С. Назарова, к.т.н., доцент

Рецензент:

В.І. Бондаренко, к.т.н., доцент

Відповідальний за випуск: П.Г. Засипко, завідувач лабораторії

Затверджено
на засіданні кафедри
Електропривода і автоматизації
промислових установок
протокол № 05 від 19.12.2018 р.

Затверджено
на засіданні НМК ЕТФ
протокол № 06 від 24.01.2019 р.

ЗМІСТ

Передмова	4
Лабораторна робота №1	
Ознайомлення із емулятором Franklin Software, вивчення його функціональних можливостей	5
Лабораторна робота №2	
Вивчення арифметичних команд та команд пересилання даних	12
Лабораторна робота №3	
Вивчення команд логічних операцій	15
Лабораторна робота №4	
Вивчення команд роботи з бітами	18
Перелік посилань.....	21
Додаток А Перелік команд мікроконтролера Intel 8051.....	24
Додаток Б Представлення даних у двійковій, шістнадцятковій та десятковій системі числення	35
Додаток В Зразок оформлення титульної сторінки	36

ПЕРЕДМОВА

Методичні вказівки містять опис чотирьох лабораторних робіт з дисципліни **ОСНОВИ МІКРОПРОЦЕСОРНОЇ ТЕХНІКИ** у відповідності до навчальних планів ОКР бакалаврів спеціальності 141 – **ЕЛЕКТРОЕНЕРГЕТИКА, ЕЛЕКТРОТЕХНІКА ТА ЕЛЕКТРОМЕХАНІКА** освітньої програми «Електромеханічні системи автоматизації та електропривод», рекомендації до їх виконання і мають три додатки.

В першій лабораторній роботі наведені короткі відомості про інструментальне програмне забезпечення для розробки та налагодження програм. Решта лабораторних робіт містить короткі теоретичні відомості, індивідуальні завдання та рекомендації щодо їх виконання.

У додатках подано перелік команд мікроконтролера Intel 8051, який включає назву, мнемокод, опис дій, що виконуються, таблиця представлення даних у двійковій, шістнадцятковій та десятковій системі числення та зразок оформлення титульної сторінки звіту до лабораторної роботи.

Для студентів спеціальності 141 – **ЕЛЕКТРОЕНЕРГЕТИКА, ЕЛЕКТРОТЕХНІКА ТА ЕЛЕКТРОМЕХАНІКА** освітньої програми «Електромеханічні системи автоматизації та електропривод» заочної форми навчання.

Лабораторна робота №1

Ознайомлення із емулятором Franklin Software, вивчення його функціональних можливостей.

Мета: ознайомитись із емулятором Franklin Software, вивчити його функціональні можливості.

1.1. Короткі теоретичні відомості.

ProView фірми Franklin Software Inc. – інтегрована середа розробки програмного забезпечення для однокристальних мікроконтролерів сімейства Intel 8051 і його клонів. Вона включає у себе все, що необхідно для створення, редагування, компіляції, трансляції, компонування, завантаження та відлагодження програм. А саме, стандартний інтерфейс Windows; повнофункціональний редактор вихідних текстів з виділенням синтаксичних елементів кольором; організатор проекту; транслятор з мови C; асемблер; відлагоджувач; вбудовану довідкову систему.

Початок роботи.

Запуск інтегрованого середовища ProView32 здійснюється через меню Пуск(Windows):Пуск →Програми → Franklin Software → ProView32.

Далі необхідно створити новий файл. Для цього у розділі меню «File» треба вибрати пункт «New», а також у вікні, що з'явилося, вибрати тип файлу «Assembler Files» (рисунок 1.1).

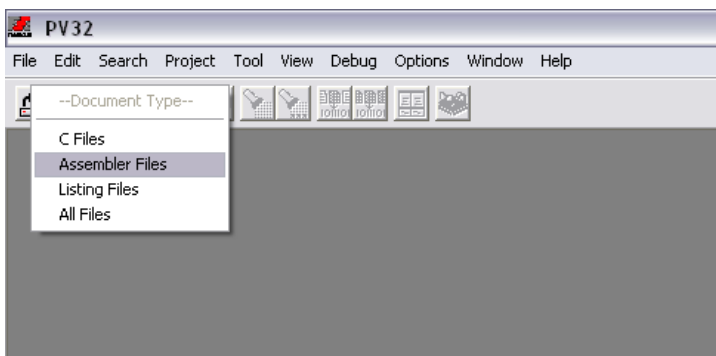


Рисунок 1.1 – Вибір типу файлу.

Новий файл необхідно зберегти на диск (File→Save as...), присвоївши йому ім'я, яке складається з латинських букв та цифр. Довжина імені не повинна перевищувати 8 символів, розширення файла «.asm».

Після цього можна переходити до написання програми для мікроконтролера на мові Асемблер. Згідно завдання та з урахуванням особливостей синтаксису цієї мови складається програма. Після того, як текст програми набрано та збережено, переходимо до компіляції програми – переводу тексту програми у машинний код, який призначено для завантаження у пам'ять програм мікроконтролера.

Для компіляції програми необхідно вибрати пункт меню «Project»→ Build all. Коли процес компіляції завершиться у вікні повідомлень «Message» (рисунок 1.2) буде відображено повідомлення про завершення цього процесу. У випадку виявлення будь-якої помилки, повідомлення про них буде відображено також у цьому вікні.



Рисунок 1.2 – Вікно повідомлень Message.

У разі, якщо програма не містить помилок, можна запускати відлагоджувальник. Для цього у меню «Debug» вибираємо пункт «Start». При першому запуску з'явиться віно (рисунок 1.3), у якому необхідно вказати тип мікроконтролера «Microcontroller: 80c51», а також тактову частоту у мегагерцах.

Запустивши відлагоджувальник з'являються декілька вікон (рисунок 1.4): вікно з текстом програми; вікно коду «Code», у якому кожній інструкції на асемблері відповідає її машинний код; вікно основних реєстрів «Main Registers», у якому відображено стан кожного з реєстрів. У рядку стану показано час, за який реальний мікроконтролер виконав би команди програми з моменту старту до команди, що виконується саме зараз (виділена синім фоном).

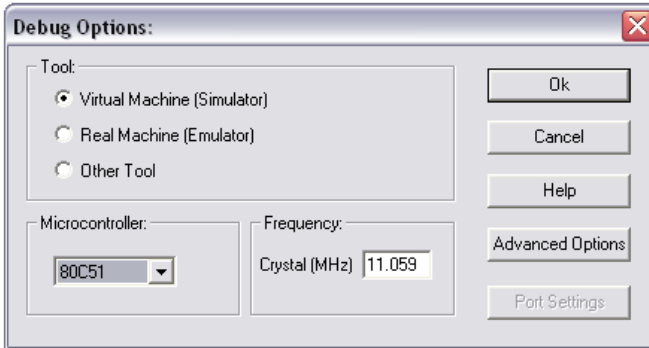


Рисунок 1.3 – Вибір типу контролера та частоти.

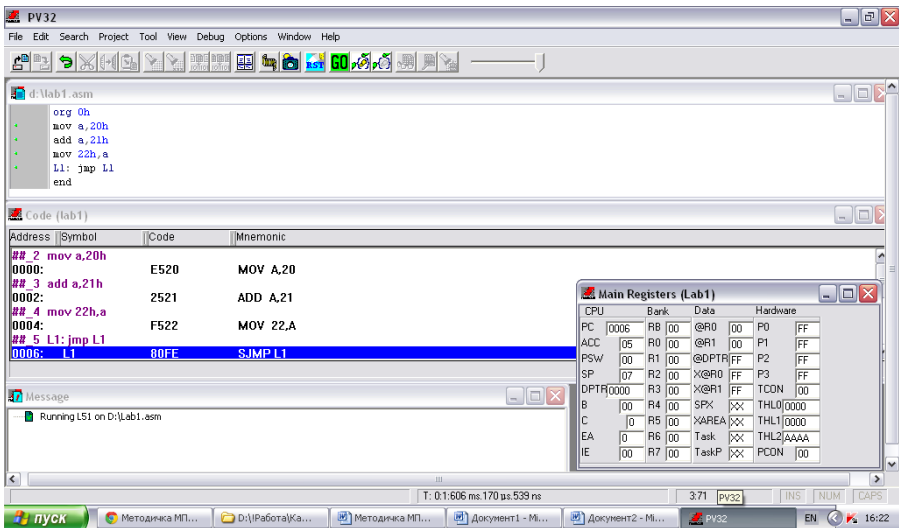


Рисунок 1.4 – Екран режиму «Debug».

Використовуючи меню «View» можна додавати нові вікна. Наприклад, View→Data dump дозволяє відобразити вікно з вмістом різних областей пам'яті даних мікроконтролера: Xdata – зовнішня пам'ять (ОЗП) даних; Data – внутрішня пам'ять даних (внутрішнє ОЗП); Sfr – область регістрів спеціальних функцій (РСФ); Bit – область прямо адресованих бітів. У завданнях необхідно вводити тестові числа у комірки внутрішньої пам'яті даних (ВПД) для перевірки

правильності написаних програм. Для цього виконуємо View→Data dump→ Data view. У вікні «Data view» (рисунок 1.5) відображається вміст комірок ВПД, який згруповано по 8 комірок у рядку із зазначенням першої комірки у групі (адреса вказана зліва з двокрапкою). Після введення даних у комірку треба натиснути кнопку «ENTER» на клавіатурі.

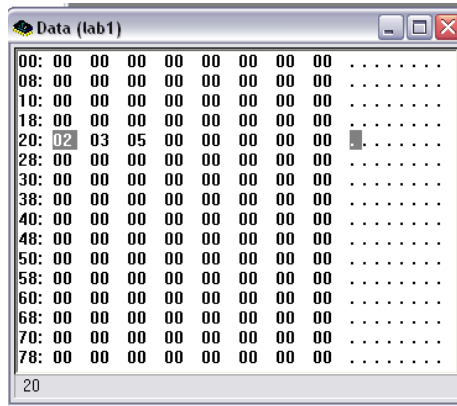


Рисунок 1.5 – Вікно відображення вмісту комірок ВПД «Data view».

Перед запуском програми необхідно натиснути кнопку «Animate» , потім кнопку скидання «Reset»  і запустити програму кнопкою «Run» .

Для перевірки отриманого після виконання програми результату відкриваємо калькулятор Windows: Пуск → Програми → Стандартні → Калькулятор. Переводимо його у інженерний режим (рисунок 1.6). Вмикаємо режим роботи у шістнадцятковій системі числення (перемикач «Hex») та обмежуємо розмір чисел одним байтом (перемикач «1 байт»).

Програму перевіряємо у відповідності до завдання з урахуванням пріоритетів. Результат має співпасти з тим, що виведений у комірку ВПД згідно завдання. У випадку, коли результат не співпадає, необхідно з'ясувати причину помилки. Відлагодження програми у цьому випадку зручно проводити у покроковому режимі (кнопка «Step into»  або F7).

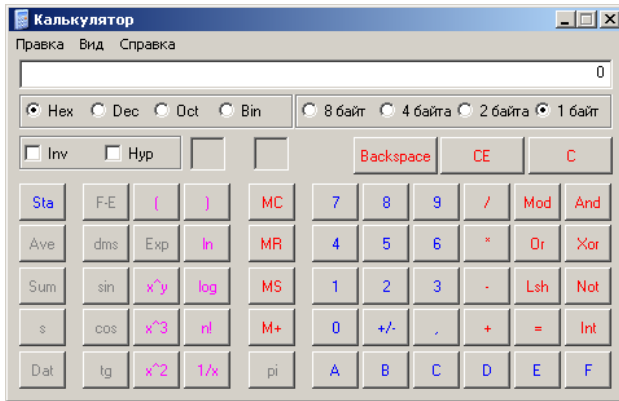


Рисунок 1.6 – Вікно калькулятора Windows.

У цьому разі при кожному натисненні кнопки буде виконуватись тільки одна інструкція на мові асемблер. При цьому у відкритих вікнах з регістрами і вмістом пам'яті буде оновлюватися інформація у відповідності з ходом виконання програми. Порівнюючи результати виконання кроку у вікні «Main Registers» з результатами проміжних обчислень знаходимо помилки у програмі. Якщо під час відлагодження програми з'ясувалося, що алгоритм необхідно скорегувати, то треба перервати процес відлагодження, вибравши пункт меню Debug→Terminate. Після внесення необхідних змін у програму її потрібно повторно компілювати (Project → Build all) і повторити процес відлагодження.

Якщо програма занадто велика і необхідно відлагодити тільки деякі її фрагменти, з метою економії часу, використовують крапки зупинки «Breakpoint», які встановлюються на початку фрагменту, що треба виправити. При цьому перехід до крапки зупинки відбувається натисненням кнопки «Go». Далі відлагодження відбувається у покроковому режимі як було описано раніше.

Основні правила синтаксису мови Асемблер.

1. Кожна команда пишеться у окремому рядку
2. Кожний рядок розбивається на чотири поля, які утворюють чотири колонки. У кожного поля своє призначення:

- перше поле – поле мітки;
- друге поле – поле команди (мнемокода);
- третє поле – поле параметрів команди;

- четверте поле - поле коментарів команди, заповнювати його необов'язково. Воно може займати місце до кінця сторінки. Для відокремлення коментаря від параметрів команди необхідно ставити знак «;». Інформація після «;» не обробляється транслятором, що також зручно використовувати при відлагоджуванні програми для тимчасового виключення з неї команди (досить поставити перед командою «;»).

1.2. Завдання.

Необхідно внести зміни у готову програму додавання вмісту двох комірок у відповідності з індивідуальним завданням та отримати результат у вказаній комірці.

Перевірити правильність роботи зміненої програми шляхом письмового розрахунку у двійковій системі числення.

Таблиця 1.1 – Дані для виконання індивідуального завдання

№	Завдання	Дані для перевірки	
1	$(22H) + (24H) \rightarrow (23H)$	A9	D1
2	$(21H) + (20H) \rightarrow (25H)$	BC	DA
3	$(23H) + (21H) \rightarrow (22H)$	D0	A6
4	$(20H) + (24H) \rightarrow (25H)$	DE	B3
5	$(21H) + (25H) \rightarrow (24H)$	DD	DC
6	$(23H) + (22H) \rightarrow (27H)$	FA	AB
7	$(27H) + (21H) \rightarrow (20H)$	E1	D9
8	$(24H) + (22H) \rightarrow (26H)$	DC	B4
9	$(25H) + (21H) \rightarrow (22H)$	A5	B4
10	$(28H) + (20H) \rightarrow (27H)$	CD	CA
11	$(23H) + (21H) \rightarrow (22H)$	E5	C2
12	$(28H) + (27H) \rightarrow (26H)$	DD	BD
13	$(26H) + (25H) \rightarrow (20H)$	B9	E6
14	$(21H) + (23H) \rightarrow (20H)$	EC	D4
15	$(24H) + (23H) \rightarrow (29H)$	C3	BD
16	$(28H) + (26H) \rightarrow (25H)$	EE	EB
17	$(25H) + (21H) \rightarrow (23H)$	D3	FB
18	$(22H) + (21H) \rightarrow (27H)$	F1	AF
19	$(20H) + (25H) \rightarrow (28H)$	B6	BF
20	$(24H) + (23H) \rightarrow (29H)$	F0	C8

Продовження таблиці 1.1.

21	(22H)+(21H)→(24H)	C8	D5
22	(23H)+(27H)→(25H)	E0	C3
23	(28H)+(24H)→(20H)	CB	F1
24	(25H)+(23H)→(22H)	DB	CF
25	(26H)+(23H)→(28H)	F3	DB
26	(25H)+(26H)→(29H)	EF	E5
27	(22H)+(21H)→(27H)	D3	CC
28	(25H)+(21H)→(23H)	FE	FC
29	(21H)+(25H)→(24H)	E5	DA
30	(22H)+(23H)→(27H)	C9	DF

Приклад письмового розрахунку у двійковій системі числення

0AАН → 1010 1010В

+

055Н → 0101 0101В

11111111В → 0FFН

1.3. Зміст звіту з лабораторної роботи.

Зміст з лабораторної роботи повинен містити титульний лист, тему, мету лабораторної роботи, умову індивідуального завдання, текст програми з коментарями до кожної команди (групи команд), які реалізують виконання однієї з умовних частин всієї програми, висновки з лабораторної роботи.

1.4. Контрольні запитання.

1. Призначення емулятора.
2. Створення нового файлу.
3. Трансляція тексту програми.
4. Редагування тексту програми.
5. Компіляція програми.
6. Основні правила синтаксису команд Асемблер.
7. Введення даних у комірки пам'яті ОЗП.

Лабораторна робота №2

Вивчення арифметичних команд та команд пересилання даних.

Мета: здобути навички використання арифметичних команд та команд пересилання даних.

2.1. Короткі теоретичні відомості.

Команди пересилання даних (таблиця А.1 додатку А) забезпечують копіювання інформації з операнду-джерела в операнд-приймач. Джерелом може бути акумулятор, регістр, комірка внутрішньої пам'яті даних або константа, що безпосередньо знаходиться у команді, приймачем - акумулятор, регістр та комірка внутрішньої пам'яті даних. Допустимі всі можливі комбінації вказаних операндів, за винятком регістр-регістр.

Арифметичні команди (таблиця А.2 додатку А) забезпечують виконання операцій додавання, віднімання (у т.ч. з урахуванням переносу) над цілочисельними 8-розрядними операндами, інкрементування (збільшення на один) й декрементування (зменшення на один) вмісту регістрів і комірок внутрішньої пам'яті даних, множення й ділення 8-розрядних цілочисельних операндів.

2.2. Завдання

1. Написати програму у відповідності з індивідуальним завданням та отримати результат у вказаній комірці.

2. Підставити у використовувані комірки задані числа.

3. Перевірити правильність написаної програми шляхом проведення розрахунків з використанням інженерного калькулятора, розписавши отримані результати по кожній дії та кінцевий результат.

Таблиця 2.1 – Дані для виконання індивідуального завдання

№	Завдання	Дані для підстановки
1.	$((20H) + (21H)) * 03H - 24H \rightarrow (24H)$	05H; 10H
2.	$0FFH - ((22H) / (23H) + 1AH) * 02H \rightarrow (21H)$	40H; 04H
3.	$((23H) - (22H)) * ((21H) + 12H) \rightarrow (20H)$	0AH; 09H; 02H
4.	$((20H) + 35H - 10H / 02H) + (21H) \rightarrow (22H)$	0ACH; 0A2H
5.	$0AFH + (20H) / 03H - (21H) * 02H \rightarrow (22H)$	09H; 0AH

Продовження таблиці 2.1

6.	$((21H)-(22H)+(23H)/02H)*02H \rightarrow (24H)$	FFH; BCH; 22H
7.	$(10H-05H)*(20H)+(21H)/02H \rightarrow (23H)$	12H; 60H
8.	$(20H)*02H+(21H)/02H-10H \rightarrow (22H)$	3FH; 0AH
9.	$1FH-(20H)*02H+(21H)/03H \rightarrow (22H)$	03H; 12H
10.	$10H+(21H)/(22H)-05H*02H \rightarrow (23H)$	50H; 02H
11.	$(21H)*05H/02H+(22H)-01H \rightarrow (23H)$	10H; 0BDH
12.	$0FFH-((21H)*04H+(22H)/05H) \rightarrow (23H)$	02H; 25H
13.	$(21H)+(0ABH-2AH*02H)/(22H) \rightarrow (23H)$	0FFH; 02H
14.	$(23H-22H)*(20H)+(21H)/(22H) \rightarrow (24H)$	1AH; 08H; 02H
15.	$01H+((21H)/(20H)-(22H)*02H) \rightarrow (23H)$	CBH; 02H; 10H
16.	$(21H)-((18H/(22H)*(23H))+0FH) \rightarrow (24H)$	03H; 02H; 5AH
17.	$20H-05H+(24H)*02H/(25H) \rightarrow (26H)$	04H; 08H
18.	$(23H)-(24H)*02H+(25H)/05H \rightarrow (27H)$	DDH; 13H; 0FH
19.	$0DDH+(25H)*10H-(26H)/03H \rightarrow (27H)$	01H; 03H
20.	$((23H)*(24H)-10H+(25H))/02H \rightarrow (26H)$	02H; 11H; 0BH
21.	$FFH-(25H)*02H/05H+1BH+(22H) \rightarrow (23H)$	0BH; 1CH
22.	$(45H-42H)/(22H)+(23H)*08H-05H \rightarrow (24H)$	03H; 01H
23.	$(21H)-((22H)*10H+1AH/02H) \rightarrow (23H)$	0FFH; 01H
24.	$((25H)-(26H))*02H-09H/03H+1EH \rightarrow (27H)$	50H; 40H
25.	$(0CCH-(21H))*03H+(22H)/02H \rightarrow (23H)$	0B2H; 04H
26.	$11H+(21H)*(22H)/02H-08H \rightarrow (23H)$	0AH; 03H
27.	$(21H)+(22H)/02H*10H-(23H) \rightarrow (24H)$	04H; CDH; 22H
28.	$(28H-(26H))*03H-(23H)/02H+01H \rightarrow (25H)$	26H; 08H
29.	$(21H)-(22H)+10H*02H/04H \rightarrow (23H)$	7BH; 0BH
30.	$(10H-08H)/02H+(21H)*(22H) \rightarrow (23H)$	07H; 03H

Дані для перевірки підставляються послідовно у відповідні комірки внутрішньої пам'яті даних згідно індивідуального завдання.

Приклад:

$(20H) + 12H - (21H) / 02H \rightarrow (22H)$

ORG 0H

MOV A, 21H ;(21H)→(A)

MOV B, #02H ;02H→(B)

```

DIV AB      ;(A)/(B) →(A).(B)
MOV R1,A    ;(A) →(R1)
MOV A, #12H ;12H→(A)
CLR C       ;(C)=0
SUBB A, R1   ;(A)-(R1)-(C) →(A)
ADD A, 20H   ;(A)+(20H) →(A)
MOV 22H, A   ;(A) →(22H)
L1: JMP L1
END

```

Дані для перевірки слід підставляти у комірки (20H), (21H) і виконувати дії на калькуляторі з урахування пріоритетів виконання дій.

2.3. Зміст звіту з лабораторної роботи.

Звіт з лабораторної роботи повинен містити титульний лист, тему, мету лабораторної роботи, умову індивідуального завдання, текст програми з коментарями до кожної команди (групи команд), які реалізують виконання однієї з умовних частин всієї програми, висновки з лабораторної роботи.

2.4. Контрольні запитання.

1. Поняття операнда. Види операндів.
2. Реєстровий метод адресації. Навести приклади команд.
3. Прямий метод адресації. Навести приклади команд.
4. Безпосередній метод адресації. Навести приклади команд.
5. Назвати та пояснити команди арифметичних операцій.
6. Назвати та пояснити команди пересилання даних.

Лабораторна робота №3

Вивчення команд логічних операцій.

Мета: здобути навички використання команд логічних операцій.

3.1. Короткі теоретичні відомості.

Логічні команди (Таблиця А.3 додатку А) реалізують операції булевої алгебри «І» (AND), «АБО» (OR), «АБО, що виключає» (XOR), побітне зрушення вмісту акумулятора ліворуч або праворуч, інверсію та очищення акумулятора, а також перестановку його тетрад.

3.2. Завдання

Написати програму для вирішення індивідуального завдання згідно варіанту.

Таблиця 3.1 – Дані для виконання індивідуального завдання

№	Вираз	Дані для перевірки
1.	$(20H) * 02H + 8AH \wedge (21H) \vee (23H) \rightarrow (22H)$	12H; 0A2H; 1BH
2.	$((20H) - 8AH) / 02H \vee 3FH \vee (21H) \rightarrow (23H)$	0FCH; 88H
3.	$(21H) \vee (22H) + 10H \vee (23H) / 02H \rightarrow (24H)$	43H; 56H; 78H
4.	$21H * (21H) \vee (22H) + 10H \wedge 35H \rightarrow (23H)$	12H; 53H
5.	$(20H) \wedge (21H) - 7BH \vee 38H * 02H \rightarrow (22H)$	11H; 05H
6.	$(21H) \vee (82H / (22H) + 58H) \vee (23H) \rightarrow (24H)$	3BH; 02H; 0CDH
7.	$(22H) \vee (23H) - 21H * 03H \wedge 5DH \rightarrow (24H)$	4BH; 58H
8.	$4AH \vee 05H * (21H) \vee (22H) - 15H \rightarrow (23H)$	87H; 23H
9.	$10H \vee ((21H) + (22H) \vee 0C2H) / 02H \rightarrow (23H)$	35H; 2DH
10.	$28H + (21H) * 0AAH \vee 11H \vee (22H) \rightarrow (23H)$	03H; 73H
11.	$(23H) - 31H \vee (21H) \wedge 25H / 03H \rightarrow (22H)$	30H; 1CH
12.	$(21H) \wedge (22H) + (23H) \vee 0ACH * 02H \rightarrow (24H)$	72H; 0ADH; 12H

Продовження таблиці 3.1

13	$((\overline{(20H)} + 21H) * 02H \vee (21H)) \wedge 54H \rightarrow (22H)$	43H; 0CDH
14	$15H * (20H) + \overline{35H \vee (21H)} \vee (23H) \rightarrow (24H)$	03H; FAH; 93H
15	$25H / 02H \wedge (\overline{21H}) \vee (\overline{22H}) - 11H \rightarrow (23H)$	32H; 0CCH
16	$(\overline{10H} - \overline{08H} \vee (21H) * 02H) \vee (22H) \rightarrow (23H)$	05H; 1FH
17	$(20H) \vee (\overline{22H}) - 21H \wedge 0ABH / 02H \rightarrow (23H)$	2BH; 0FDH
18	$(20H) \vee (21H) - 04H \vee 0CAH / 02H \rightarrow (22H)$	3AH; 49H
19	$(20H) + 23H \wedge (22H) * 02H \vee 0CDH \rightarrow (21H)$	1AH; 08H
20	$10H \vee (21H) + (22H) * 02H \vee 0CDH \rightarrow (23H)$	3FH; 23H
21	$(22H) - (\overline{21H}) \wedge 7BH / 03H \vee 0FFH \rightarrow (23H)$	0F4H; 8EH
22	$(20H) / 03H + (\overline{21H}) \vee 12H \vee 0CEH \rightarrow (22H)$	09H; 0EFH
23	$(\overline{21H}) - 0D2H \vee (\overline{22H}) \wedge 0FDH * 02H \rightarrow (23H)$	7EH; 19H
24	$(20H) \vee (\overline{21H}) + ABH \vee CEH - 0FFH \rightarrow (22H)$	7CH; 63H
25	$(\overline{32H} - (20H) * 02H) \wedge (21H) \vee 0CDH \rightarrow (22H)$	04H; 0B7H
26	$(0FFH - (\overline{21H}) \vee 89H) \vee (\overline{22H}) / 03H \rightarrow (23H)$	73H; 09H
27	$14H \vee 0DFH + (\overline{(\overline{21H}) \wedge 18H}) * 02H \rightarrow (22H)$	34H
28	$(21H) \vee 0C6H - 03H \vee (\overline{22H}) / 02H \rightarrow (23H)$	0ADH; 12H
29	$(\overline{10H} + (23H) \vee (\overline{24H}) * 02H) \wedge 58H \rightarrow (25H)$	67H; 0A5H
30	$((\overline{24H}) \wedge (\overline{25H}) - 10H) \vee 0DDH / 02H \rightarrow (26H)$	98H; 35H

Дані для перевірки підставляються послідовно у відповідні комірки внутрішньої пам'яті даних згідно індивідуального завдання.

Приклад:

$$(20H) * (\overline{21H}) - 10H \rightarrow (23H)$$

ORG 0H

MOV A, 21H

;(21H)→(A)

```

SUBB A, #10H      ;(A)-10H-(C)→(A)
CPL A             ;( $\bar{A}$ ) → (A)
MOV B, 20H        ;(20H)→(B)
MUL AB            ;(A)*(B) → (B).(A)
MOV 23H, A        ;(A) → (23H)
L1: JMP L1
END

```

Дані для перевірки слід підставляти у комірки (20H), (21H) і виконувати дії на калькуляторі з урахування пріоритетів виконання дій.

3.3. Зміст звіту з лабораторної роботи.

Звіт з лабораторної роботи повинен містити титульний лист, тему, мету лабораторної роботи, умову індивідуального завдання, текст програми з коментарями до кожної команди (групи команд), які реалізують виконання однієї з умовних частин всієї програми, висновки з лабораторної роботи.

3.4. Контрольні запитання.

1. Назвати логічні операції.
2. Логічне множення. Навести приклади команд з різними методами адресації.
3. Логічне додавання. Навести приклади команд з різними методами адресації.
4. Логічне «АБО, що виключає». Навести приклади команд з різними методами адресації.
5. Логічне заперечення (інверсія) та його команда.
6. Маскування.

Лабораторна робота №4

Вивчення команд роботи з бітами

Мета. Здобути навички використання команд роботи з бітами.

4.1. Короткі теоретичні відомості.

Команди роботи з бітами (Таблиця А.4 додатку А) забезпечують встановлення (запис одиниці), скидання або очищення (запис нуля) та інвертування бітів внутрішньої пам'яті, виконують операції булевої алгебри «І» (AND) та «АБО» (OR) з прапором переносу та бітами внутрішньої пам'яті, здійснюють пересилання між прапором переносу і бітом внутрішньої пам'яті. Адреса біту може бути вказана тільки прямим способом.

4.2. Завдання.

Згідно заданої функції алгебри логіки скласти:

- комбінаційну схему;
- електричну схему;
- таблицю істинності для всіх можливих комбінацій бітів порта P2;
- написати програму.

Таблиця 4.1 - Дані для виконання індивідуального завдання

№	Завдання
1.	$\overline{P2.1} \vee \overline{P2.2} \wedge \overline{P2.3} \rightarrow P0.0$
2.	$\overline{P2.1} \wedge P2.2 \vee \overline{P2.3} \rightarrow P0.0$
3.	$\overline{P2.1} \wedge \overline{P2.2} \vee P2.3 \rightarrow P0.0$
4.	$P2.4 \wedge \overline{P2.3} \vee \overline{P2.2} \rightarrow P0.0$
5.	$\overline{P2.4} \vee \overline{P2.3} \wedge P2.2 \rightarrow P0.0$
6.	$\overline{P2.4} \wedge \overline{P2.3} \vee \overline{P2.2} \rightarrow P0.0$
7.	$\overline{P2.2} \vee \overline{P2.3} \wedge P2.4 \rightarrow P0.0$
8.	$P2.3 \wedge \overline{P2.2} \vee \overline{P2.4} \rightarrow P0.0$

Продовження таблиці 4.1

9.	$\overline{\overline{P2.1}} \vee \overline{\overline{P2.2}} \wedge \overline{\overline{P2.3}} \rightarrow P0.0$
10.	$\overline{\overline{P2.0}} \vee \overline{\overline{P2.7}} \wedge \overline{\overline{P2.6}} \rightarrow P0.0$
11.	$\overline{\overline{P2.0}} \wedge \overline{\overline{P2.7}} \vee \overline{\overline{P2.6}} \rightarrow P0.0$
12.	$\overline{\overline{P2.0}} \vee \overline{\overline{P2.7}} \wedge \overline{\overline{P2.6}} \rightarrow P0.0$
13.	$\overline{\overline{P2.0}} \wedge \overline{\overline{P2.7}} \vee \overline{\overline{P2.6}} \rightarrow P0.0$
14.	$\overline{\overline{P2.5}} \vee \overline{\overline{P2.4}} \wedge \overline{\overline{P2.3}} \rightarrow P0.0$
15.	$\overline{\overline{P2.5}} \wedge \overline{\overline{P2.4}} \vee \overline{\overline{P2.3}} \rightarrow P0.0$
16.	$\overline{\overline{P2.5}} \vee \overline{\overline{P2.3}} \wedge \overline{\overline{P2.4}} \rightarrow P0.0$
17.	$\overline{\overline{P2.1}} \vee \overline{\overline{P2.2}} \wedge \overline{\overline{P2.3}} \rightarrow P0.0$
18.	$\overline{\overline{P2.1}} \vee \overline{\overline{P2.2}} \wedge \overline{\overline{P2.3}} \rightarrow P0.0$
19.	$\overline{\overline{P2.1}} \vee \overline{\overline{P2.2}} \wedge \overline{\overline{P2.3}} \rightarrow P0.0$
20.	$\overline{\overline{P2.4}} \wedge \overline{\overline{P2.2}} \vee \overline{\overline{P2.3}} \rightarrow P0.0$
21.	$\overline{\overline{P2.4}} \wedge \overline{\overline{P2.2}} \vee \overline{\overline{P2.3}} \rightarrow P0.0$
22.	$\overline{\overline{P2.0}} \wedge \overline{\overline{P2.7}} \vee \overline{\overline{P2.6}} \rightarrow P0.0$
23.	$\overline{\overline{P2.0}} \wedge \overline{\overline{P2.7}} \vee \overline{\overline{P2.6}} \rightarrow P0.0$
24.	$\overline{\overline{P2.7}} \wedge \overline{\overline{P2.5}} \vee \overline{\overline{P2.3}} \rightarrow P0.0$
25.	$\overline{\overline{P2.7}} \wedge \overline{\overline{P2.5}} \vee \overline{\overline{P2.3}} \rightarrow P0.0$
26.	$\overline{\overline{P2.6}} \vee \overline{\overline{P2.4}} \wedge \overline{\overline{P2.2}} \rightarrow P0.0$
27.	$\overline{\overline{P2.6}} \vee \overline{\overline{P2.4}} \wedge \overline{\overline{P2.2}} \rightarrow P0.0$
28.	$\overline{\overline{P2.6}} \vee \overline{\overline{P2.4}} \wedge \overline{\overline{P2.2}} \rightarrow P0.0$
29.	$\overline{\overline{P2.6}} \wedge \overline{\overline{P2.2}} \vee \overline{\overline{P2.4}} \rightarrow P0.0$
30.	$\overline{\overline{P2.1}} \wedge \overline{\overline{P2.7}} \vee \overline{\overline{P2.3}} \rightarrow P0.0$

4.3. Зміст звіту з лабораторної роботи.

Зміст з лабораторної роботи повинен містити:

- титульний лист, тему, мету лабораторної роботи;
- умову індивідуального завдання;
- комбінаційну схему;
- електричну схему;
- таблицю істинності;
- текст програми з коментарями до кожної команди (групи команд), які реалізують виконання однієї з умовних частин всієї програми;
- висновки з лабораторної роботи.

4.4. Контрольні запитання.

1. Назвати команди пересилання при роботі з бітами.
2. Назвати команди логічних операцій при роботі з бітами.
3. Назвати команди установки та очищення біта.
4. Призначення портів вводу/виводу інформації.
5. Скласти таблицю істинності та комбінаційну схему за функцією алгебри логіки згідно завдання викладача.
6. Пояснити принцип складання електричних схем за функцією алгебри логіки.

ПЕРЕЛІК ПОСИЛАНЬ

1. Сташин В.В. Проектирование цифровых устройств на одно кристалльных микроконтроллерах / В.В. Сташин, А.В. Урусов, О.Ф. Молногонцева – М.: Энергоатомиздат, 1990. – 224 с.
2. Белов А.В. Самоучитель по микропроцессорной технике. – СПб.: Наука и техника, 2003. – 224 с.
3. Мікропроцесорна техніка: навч. посібник / В.В. Ткачов, Г.Грулер, Н. Нойбергер та ін. – Д.: Національний гірничий університет, 2012. – 188 с.
4. Карташов Б. А. Системы автоматического регулирования с микроЭВМ / Б.А. Карташов, Е.А. Шабаев – Зерноград: АЧГАА, 2008. – 36 с.
5. Балашов Е.П., Пузанков Д.В. Микропроцессоры и микропроцессорные системы / Под ред. В.Б. Смолова – М.: Радио и связь, 1981. – 328 с.
6. Бондаренко, В. И. Моделирование систем управления взаимосвязанных электроприводов процесса прокатки с учетом упругостей первого и второго рода [Текст] / В. И. Бондаренко, А. В. Пирожок, Е. С. Назарова // Техническая электродинамика. Спецвып. – 2010. – Ч. 1. – С. 129-134.
7. Осадчий, В. В. Лабораторный стенд для исследования алгоритмов микропроцессорных систем управления шаговыми двигателями / В. В. Осадчий, Е.С. Назарова, С. Ю. Тоболкин // Електромеханічні і енергозберігаючі системи. – 2014. – Вип. 2/(26). – С.102-108.
8. Назарова О. С. Ідентифікація кутової швидкості при завадах в оптичній системі енкадера / О.С. Назарова, В. В. Осадчий, І. А. Мелешко, М. О. Олейніков // Вісник НТУ «ХПІ» - Харків, 2019. – С.65-69. <https://doi.org/10.20998/2079-8024.2019.16.12>
9. Осадчий В. В. Дослідження позиційного електропривода двомасової системи з внутрішнім слідкуючим контуром / В. В. Осадчий, О. С. Назарова, М. О. Олейніков // Вісник НТУ «ХПІ» - Харків, 2019. – С.47-54. <https://doi.org/10.20998/2079-8024.2019.16.09>
10. Nazarova O., Osadchyy V., Shulzhenko S. Accuracy improving of the two-speed elevator positioning by the identification of loading degree // International Conference «Modern Electrical and Energy Systems» (MEES-2019), September 23-25, 2019 Kremenchuk Mykhailo

Ostrohradskyi National University, Ukraine, pp. 50 - 53
DOI: 10.1109/MEES.2019.8896414

11. Назарова, Е.С. Моделирование электромеханических процессов взаимосвязанных многомассовых систем / Е.С. Назарова // Энергия – Тбилиси, 2019. – С. 60-64.

12. Осадчий, В.В. Структура системы управления 4-х приводной силовой установки для электрических транспортных средств [Текст] / В.В. Осадчий, Е.С. Назарова, В.В. Брылистый // Проблемы региональной энергетики (специальный выпуск), 2019. – № 1-2(41) 2019. – С. 65-73. DOI: 10.5281/zenodo.3239150

13. Осадчий, В. В. Ідентифікація ступеня завантаження двовидісного ліфта [Електронний ресурс] / В. В. Осадчий, О. С. Назарова, С. С. Шульженко // Електротехнічні та комп'ютерні системи. – 2018. – № 27(103).– С. 103-111. <http://dx.doi.org/10.15276/eltecs.27.103.2018.11>

14. Осадчий, В. В. Лабораторный стенд для исследования микропроцессорных систем управления двухмассовым электроприводом [Текст] / В. В. Осадчий, Е. С. Назарова, В. В. Брылистый, Р. И. Савилов // Електротехнічні та комп'ютерні системи. – 2016. – № 22(98).– С. 33-38. <http://dx.doi.org/10.15276/eltecs.22.98.2016.05>

15. Назарова, Е. С. Особенности моделирования электромеханических систем с переменным моментом инерции [Текст] / Е. С. Назарова, Р. А. Ефименко // Вісник НТУ «ХП». – 2017. – № 27(1249). – С. 71-74.

16. Осадчий, В. В. Исследование системы управления позиционным электроприводом с дискретным датчиком положения [Текст] / В. В. Осадчий, Е. С. Назарова, В. В. Брылистый, Р. И. Савилов // Вісник НТУ «ХП». – 2017. – № 27(1249). – С. 146-149.

17. Осадчий, В. В. Исследование позиционного электропривода на основе шагового двигателя в микрошаговом режиме [Текст] / В. В. Осадчий, Е. С. Назарова, С. Ю. Тоболкин // Електротехнічні та комп'ютерні системи. – 2015. – № 19(95).– С. 24-27. DOI: <http://dx.doi.org/10.15276/eltecs.19.95.2015.06>

18. Назарова, Е. С. Математическое моделирование электромеханических систем станов холодной прокатки [Текст] / Е. С. Назарова // Технічна електродинаміка. – 2015. – Вип. 5 – С. 82-89.

19. Новое в моделировании и исследовании электромеханических систем станов холодной прокатки [Текст] : монографія / А. В. Садовой, Е. С. Назарова, В. И. Бондаренко, А. В. Пирожок; Запорізьк. нац. техніч. ун-т, Дніпродзерж. держ. техніч. ун-т – Запоріжжя: «Просвіта», 2014. – 144 с.

20. Назарова, Е. С. К вопросу разработки систем диагностирования электромеханических систем станов холодной прокатки [Текст] / Е. С. Назарова // Електротехніка та електроенергетика. – 2013. – № 1. – С. 36-41. DOI: <https://doi.org/10.15588/1607-6761-2013-1-6>

21. Назарова, Е. С. Исследование электромеханических процессов многомерных систем прокатного производства с учетом упругостей первого и второго рода [Текст] / Е. С. Назарова // Вісник КДПУ. – 2010. – Вип. 3(62). – Ч. 1. – С. 22-25.

22. Назарова, Е. С. Имитационная модель механического движения металла для реверсивного одноклетового стана холодной прокатки [Текст] / Е. С. Назарова, А. В. Пирожок, Ю. А. Супрун // Електротехніка та електроенергетика. – 2007. – №1. – С. 9-15.

23. Назарова, Е. С. Учет эффекта обрыва прокатываемой полосы при моделировании электроприводов двух смежных клеток стана холодной прокатки [Текст] / Е. С. Назарова, А. В. Пирожок, А. С. Нечпай, П. А. Подпружников // Електротехніка та електроенергетика. – 2011. – №2. – С. 37-41. DOI: <https://doi.org/10.15588/1607-6761-2011-2-6>

24. Назарова, Е. С. Исследование электромеханических процессов дрессировочного стана с помощью диагностирующего многоканального комплекса [Текст] / Е. С. Назарова // Вісник КДПУ. – 2009. – Вип. 3(56). – Ч. 1. – С. 103-106.

Додаток А

Перелік команд мікроконтролера Intel 8051

Таблиця А.1 - Група команд пересилання даних

Назва команди	Мнемокод	Т	Б	Ц	Операція
Пересилання в акумулятор з регістра (n=0..7)	MOV A,Rn	1	1	1	(A)←(Rn)
Пересилання в акумулятор вмісту комірки ВПД	MOV A,dir	3	2	1	(A)←(dir)
Пересилання в акумулятор байта з РПД (i=0,1)	MOV A,@Ri	1	1	1	(A)←((Ri))
Завантаження в акумулятор константи	MOV A,#d	2	2	1	(A)←#d
Пересилання в регістр з акумулятора	MOV Rn,A	1	1	1	(Rn)←(A)
Пересилання в регістр вмісту комірки ВПД	MOV Rn,dir	3	2	2	(Rn)←(dir)
Завантаження в регістр константи	MOV Rn,#d	2	2	1	(Rn)←#d
Пересилання у комірку ВПД вмісту акумулятора	MOV dir,A	3	2	1	(dir)←(A)
Пересилання у комірку ВПД вмісту регістра	MOV dir,Rn	3	2	2	(dir)←(Rn)
Пересилання у комірку ВПД з комірки ВПД	MOV dir,dir	9	3	2	(dir)←(dir)
Пересилка байта з РПД у комірку ВПД	MOV dir,@Ri	3	2	2	(dir)←((Ri))
Пересилання константи у комірку ВПД	MOV dir,#d	7	3	2	(dir)←#d
Пересилання в РПД вмісту акумулятора	MOV @Ri,A	1	1	1	((Ri))←(A)
Пересилання в РПД вмісту комірки ВПД	MOV @Ri,dir	3	2	2	((Ri))←(dir)

Продовження таблиці А.1

Пересилання в РПД константи	MOV @Ri,#d	2	2	1	$((Ri)) \leftarrow \#d$
Завантаження вказівника даних	MOV DPTR,#d16	13	3	2	$(DPTR) \leftarrow \#d16$
Пересилання байта коду, пов'язаного з DPTR в акумулятор	MOVC A,@A+DPTR	1	1	2	$(A) \leftarrow ((A) + (DPTR))$
Пересилання байта коду пов'язаного з РС в акумулятор	MOVC A,@A+PC	1	1	2	$(PC) \leftarrow (PC) + 1$ $(A) \leftarrow ((A) + (PC))$
Пересилання байта із ЗПД в акумулятор	MOVX A,@Ri	1	1	2	$(A) \leftarrow ((Ri))$
Пересилання байта із ЗПД в акумулятор	MOVX A,@DPTR	1	1	2	$(A) \leftarrow ((DPTR))$
Пересилання з акумулятора в комірку ВПД	MOVX @Ri,A	1	1	2	$((Ri)) \leftarrow (A)$
Пересилання з акумулятора комірку ЗПД	MOVX @DPTR,A	1	1	2	$((DPTR)) \leftarrow (A)$
Завантаження комірки ВПД у стек	PUSH dir	3	2	2	$(SP) \leftarrow (SP) + 1$ $((SP)) \leftarrow (dir)$
Вивантаження зі стека в комірку ВПД	POP dir	3	2	2	$(dir) \leftarrow (SP)$ $(SP) \leftarrow (SP) - 1$
Обмін акумулятора з регістром	XCH A,Rn	1	1	1	$(A) \leftrightarrow (Rn)$
Обмін акумулятора з коміркою ВПД	XCH A, dir	3	2	1	$(A) \leftrightarrow (dir)$
Обмін акумулятора з непрямоадресованою коміркою ВПД	XCH A,@Ri	1	1	1	$(A) \leftrightarrow ((Ri))$
Обмін молодшими тетрадами між непрямоадресованою коміркою ВПД і акумулятором	XCHD A,@Ri	1	1	1	$(A_{0..3}) \leftrightarrow ((Ri)_{0..3})$

Таблиця А.2 - Команди арифметичних операцій

Назва команди	Мнемокод	Т	Б	Ц	Операція
Додавання акумулятора і регістра (n=0..7)	ADD A,Rn	1	1	1	$(A) \leftarrow (A) + (Rn)$
Додавання акумулятора і комірки ВПД	ADD A, dir	3	2	1	$(A) \leftarrow (A) + (dir)$
Додавання акумулятора і непрямо адресованої комірки ВПД	ADD A,@Ri	1	1	1	$(A) \leftarrow (A) + ((Ri))$
Додавання акумулятора і константи	ADD A,#d	2	2	1	$(A) \leftarrow (A) + \#d$
Додавання акумулятора і регістра з урахуванням переносу	ADDC A,Rn	1	1	1	$(A) \leftarrow (A) + (Rn) + (C)$
Додавання акумулятора і коміркою ВПД з урахуванням переносу	ADDC A, dir	3	2	1	$(A) \leftarrow (A) + (dir) + (C)$
Додавання акумулятора і непрямо адресованої комірки ВПД з урахуванням переносу	ADDC A,@Ri	1	1	1	$(A) \leftarrow (A) + ((Ri)) + (C)$
Додавання акумулятора і константи з урахуванням переносу	ADDC A,#d	2	2	1	$(A) \leftarrow (A) + \#d + (C)$
Десяткова корекція акумулятора	DA A	1	1	1	Якщо $(A_{0..3}) > 9$ або $((AC)=1)$, то $(A_{0..3}) \leftarrow (A_{0..3}) + 6$, і якщо $(A_{4..7}) > 9$ або $((C)=1)$, то $(A_{4..7}) \leftarrow (A_{4..7}) + 6$

Продовження таблиці А.2

Віднімання від акумулятора регістра і позики	SUBB A,Rn	1	1	1	$(A) \leftarrow (A)-(C)-(Rn)$
Віднімання від акумулятора комірки ВПД і позики	SUBB A, dir	3	2	1	$(A) \leftarrow (A)-(C)-(dir)$
Віднімання від акумулятора непрямо адресованої комірки ВПД і позики	SUBB A,@Ri	1	1	1	$(A) \leftarrow (A)-(C)-((Ri))$
Віднімання від акумулятора константи і позики	SUBB A,#d	2	2	1	$(A) \leftarrow (A)-(C)-\#d$
Інкремент акумулятора	INC A	1	1	1	$(A) \leftarrow (A)+1$
Інкремент регістра	INC Rn	1	1	1	$(Rn) \leftarrow (Rn)+1$
Інкремент комірки ВПД	INC dir	3	2	1	$(dir) \leftarrow (dir)+1$
Інкремент непрямо-адресованої комірки ВПД	INC @Ri	1	1	1	$(Ri) \leftarrow (Ri)+1$
Інкремент покажчика даних	INC DPTR	1	1	2	$(DPTR) \leftarrow (DPTR)+1$
Декремент акумулятора	DEC A	1	1	1	$(A) \leftarrow (A)-1$
Декремент регістра	DEC Rn	1	1	1	$(Rn) \leftarrow (Rn)-1$
Декремент комірки ВПД	DEC dir	3	2	1	$(dir) \leftarrow (dir)-1$
Декремент непрямо-адресованої комірки ВПД	DEC @Ri	1	1	1	$(Ri) \leftarrow (Ri)-1$

Продовження таблиці А.2

Множення акумулятора на регістр В	MUL AB	1	1	4	$(B)(A) \leftarrow (A)*(B)$
Ділення акумулятора на регістр В	DIV AB	1	1	4	$(A).(B) \leftarrow (A)/(B)$

Таблиця А.3 - Команди логічних операцій

Назва команди	Мнемокод	Т	Б	Ц	Операція
Логічне І акумулятора і регістра	ANL A,Rn	1	1	1	$(A) \leftarrow (A) \wedge (Rn)$
Логічне І акумулятора і комірки ВПД	ANL A, dir	3	2	1	$(A) \leftarrow (A) \wedge (dir)$
Логічне І акумулятора і непрямо адресованої комірки ВПД	ANL A,@Ri	1	1	1	$(A) \leftarrow (A) \wedge ((Ri))$
Логічне І акумулятора і константи	ANL A,#d	2	2	1	$(A) \leftarrow (A) \wedge \#d$
Логічне І комірки ВПД і акумулятора	ANL dir,A	3	2	1	$(dir) \leftarrow (dir) \wedge (A)$
Логічне І комірки ВПД і константи	ANL dir,#d	7	3	2	$(dir) \leftarrow (dir) \wedge \#d$
Логічне АБО акумулятора і регістра	ORL A,Rn	1	1	1	$(A) \leftarrow (A) \vee (Rn)$
Логічне АБО акумулятора і комірки ВПД	ORL A, dir	3	2	1	$(A) \leftarrow (A) \vee (dir)$
Логічне АБО акумулятора і непрямоадресованої комірки ВПД	ORL A,@Ri	1	1	1	$(A) \leftarrow (A) \vee ((Ri))$

Продовження таблиці А.3

Логічне АБО акумулятора і константи	ORL A,#d	2	2	1	$(A) \leftarrow (A) \vee \#d$
Логічне АБО комірки ВПД і акумулятора	ORL dir,A	3	2	1	$(dir) \leftarrow (dir) \vee (A)$
Логічне АБО комірки ВПД і константи	ORL dir,#d	7	3	2	$(dir) \leftarrow (dir) \vee \#d$
Що виключає АБО акумулятора і регістра	XRL A,Rn	1	1	1	$(A) \leftarrow (A) \vee (Rn)$
Що виключає АБО акумулятора і комірки ВПД	XRL A, dir	3	2	1	$(A) \leftarrow (A) \vee (dir)$
Що виключає АБО акумулятора і непрямоадресованої комірки ВПД	XRL A,@Ri	1	1	1	$(A) \leftarrow (A) \vee ((Ri))$
Що виключає АБО акумулятора і константи	XRL A,#d	2	2	1	$(A) \leftarrow (A) \vee \#d$
Що виключає АБО комірки ВПД і акумулятора	XRL dir,A	3	2	1	$(dir) \leftarrow (dir) \vee (A)$
Що виключає АБО комірки ВПД і константи	XRL dir,#d	7	3	2	$(dir) \leftarrow (dir) \vee \#d$
Очищення акумулятора	CLR A	1	1	1	$(A) \leftarrow 0$
Інверсія акумулятора	CPL A	1	1	1	$(A) \leftarrow \overline{(A)}$
Зрушення акумулятора вліво	RL A	1	1	1	$(A_{n+1}) \leftarrow (A_n),$ $n=0..6, (A_0) \leftarrow (A_7)$

Продовження таблиці А.3

Зрушення акумулятора вліво через прапор переносу	RLC A	1	1	1	$(A_{n+1}) \leftarrow (A_n),$ $n=0..6, (A_0) \leftarrow (C),$ $(C) \leftarrow (A_7)$
Зрушення акумулятора вправо	RR A	1	1	1	$(A_{n+1}) \leftarrow (A_n),$ $n=0..6, (A_7) \leftarrow (A_0)$
Зрушення акумулятора вправо через прапор переносу	RRC A	1	1	1	$(A_{n+1}) \leftarrow (A_n),$ $n=0..6, (A_7) \leftarrow (C),$ $(C) \leftarrow (A_0)$
Обмін місцями тетраді в Акумуляторі	SWAP A	1	1	1	$(A_{0-3}) \leftarrow (A_{4-7})$

Таблиця А.4 - Команди роботи з бітами

Назва команди	Мнемокод	Т	Б	Ц	Операція
Очищення переносу	CLR C	1	1	1	$(C) \leftarrow 0$
Очищення біта	CLR bit	4	2	1	$(bit) \leftarrow 0$
Установка переносу	SETB C	1	1	1	$(C) \leftarrow 1$
Установка біта	SETB bit	4	2	1	$(bit) \leftarrow 1$
Інверсія переносу	CPL C	1	1	1	$(C) \leftarrow (\bar{C})$
Інверсія біта	CPL bit	4	2	1	$(bit) \leftarrow (\bar{bit})$
Логічне І біта і прапору переносу	ANL C, bit	4	2	2	$(C) \leftarrow (C) \wedge (bit)$
Логічне І інверсії біта і переносу	ANL C, /bit	4	2	2	$(C) \leftarrow (C) \wedge (\bar{bit})$

Продовження таблиці А.4

Логічне АБО біта і прапора переносу	ORL C,bit	4	2	2	$(C) \leftarrow (C) \vee (\text{bit})$
Логічне АБО інверсії біта і прапора переносу	ORL C,/bit	4	2	2	$(C) \leftarrow (C) \vee (\overline{\text{bit}})$
Пересилання біта в прапор переносу	MOV C,bit	4	2	1	$(C) \leftarrow (\text{bit})$
Пересилання прапора переносу в біт	MOV bit,C	4	2	2	$(\text{bit}) \leftarrow (C)$

Таблиця А.5 - Команди передачі керування

Назва команди	Мнемокод	Т	Б	Ц	Операція
Довгий перехід	LJMP .. 16	12	3	2	$(PC) \leftarrow \text{dir } 16$
Абсолютний перехід всередині сторінки у 2 Кбайта	AJMP dir11	6	2	2	$(PC) \leftarrow (PC) + 2$ $(PC_{0..10}) \leftarrow \text{dir } 11$
Короткий відносний перехід всередині сторінки у 256 байт	SJMP rel	5	2	2	$(PC) \leftarrow (PC) + 2$ $(PC) \leftarrow (PC) + \text{rel}$
Непрямий відносний перехід	JMP @A+DPTR	1	1	2	$(PC) \leftarrow (A) + (DPTR)$
Перехід, якщо акумулятор дорівнює нулю	JZ rel	5	2	2	$(PC) \leftarrow (PC) + 2$, якщо $(A) = 0$, то $(PC) \leftarrow (PC) + \text{rel}$

Продовження таблиці А.5

Перехід, якщо акумулятор не дорівнює нулю	JNZ rel	5	2	2	$(PC) \leftarrow (PC) + 2$, якщо $(A) \neq 0$, то $(PC) \leftarrow (PC) + rel$
Перехід, якщо прапор переносу дорівнює одиниці	JC rel	5	2	2	$(PC) \leftarrow (PC) + 2$, якщо $(C) = 1$, то $(PC) \leftarrow (PC) + rel$
Перехід, якщо прапор переносу дорівнює нулю	JNC rel	5	2	2	$(PC) \leftarrow (PC) + 2$, якщо $(C) = 0$, то $(PC) \leftarrow (PC) + rel$
Перехід, якщо біт дорівнює одиниці	JB bit,rel	11	3	2	$(PC) \leftarrow (PC) + 3$, якщо $(bit) = 1$, то $(PC) \leftarrow (PC) + rel$
Перехід, якщо біт дорівнює нулю	JNB bit,rel	11	3	2	$(PC) \leftarrow (PC) + 3$, якщо $(bit) = 0$, то $(PC) \leftarrow (PC) + rel$
Перехід, якщо біт встановлено, з наступним скиданням біта	JBC bit,rel	11	3	2	$(PC) \leftarrow (PC) + 3$, якщо $(bit) = 1$, то $(bit) \leftarrow 0$ і $(PC) \leftarrow (PC) + rel$
Декремент регістра і перехід, якщо він не дорівнює нулю	DJNZ Rn,rel	5	2	2	$(PC) \leftarrow (PC) + 2$, $(Rn) \leftarrow (Rn) - 1$, якщо $(Rn) \neq 0$, то $(PC) \leftarrow (PC) + rel$
Декремент комірки ВПД і перехід, якщо її вміст не дорівнює нулю	DJNZ dir,rel	8	3	2	$(PC) \leftarrow (PC) + 2$, $(dir) \leftarrow (dir) - 1$, якщо $(dir) \neq 0$, то $(PC) \leftarrow (PC) + rel$

Продовження таблиці А.5

Порівняння акумулятора з коміркою ВПД і перехід, якщо вони не дорівнюють одне одному	CJNE A, dir,rel	8	3	2	$(PC) \leftarrow (PC) + 3$, якщо $(A) \neq (dir)$, то $(PC) \leftarrow (PC) + rel$, якщо $(A) < (dir)$, то $(C) \leftarrow 1$, інакше $(C) \leftarrow 0$
Порівняння акумулятора з константою і перехід, якщо вони не дорівнюють одне одному	CJNE A, #d,rel	10	3	2	$(PC) \leftarrow (PC) + 3$, якщо $(A) \neq \#d$, то $(PC) \leftarrow (PC) + rel$, якщо $(A) < \#d$, то $(C) \leftarrow 1$, інакше $(C) \leftarrow 0$
Порівняння регістра з константою і перехід, якщо вони не дорівнюють одне одному	CJNE Rn, #d,rel	10	3	2	$(PC) \leftarrow (PC) + 3$, якщо $(Rn) \neq \#d$, то $(PC) \leftarrow (PC) + rel$, якщо $(Rn) < \#d$, то $(C) \leftarrow 1$, інакше $(C) \leftarrow 0$
Порівняння непрямоадресованої комірки ВПД з константою і перехід, якщо вони не дорівнюють одне одному	CJNE @Ri, #d,rel	10	3	2	$(PC) \leftarrow (PC) + 3$, якщо $((Ri)) \neq \#d$, то $(PC) \leftarrow (PC) + rel$, якщо $((Ri)) < \#d$, то $(C) \leftarrow 1$, інакше $(C) \leftarrow 0$
Довгий виклик підпрограми	LCALL dir16	12	3	2	$(PC) \leftarrow (PC) + 3$, $(SP) \leftarrow (SP) + 1$, $((SP)) \leftarrow (PC_{0..7})$, $(SP) \leftarrow (SP) + 1$, $((SP)) \leftarrow (PC_{8..15})$, $(PC) \leftarrow dir\ 16$

Продовження таблиці А.5

Абсолютний виклик підпрограми в межах сторінки в 2 Кбайта	ACALL dir11	6	2	2	$(PC) \leftarrow (PC) + 2,$ $(SP) \leftarrow (SP) + 1,$ $((SP)) \leftarrow (PC_{0..7}),$ $(SP) \leftarrow (SP) + 1,$ $((SP)) \leftarrow (PC_{8..15}),$ $(PC_{0..10}) \leftarrow \text{dir } 11$
Повернення з підпрограми	RET	1	1	2	$(PC_{8..15}) \leftarrow ((SP)),$ $(SP) \leftarrow (SP) - 1,$ $(PC_{0..7}) \leftarrow ((SP)),$ $(SP) \leftarrow (SP) - 1$
Повернення з підпрограми оброблення переривання	RETI	1	1	2	$(PC_{8..15}) \leftarrow ((SP)),$ $(SP) \leftarrow (SP) - 1,$ $(PC_{0..7}) \leftarrow ((SP)),$ $(SP) \leftarrow (SP) - 1$
Порожня команда	NOP	1	1	1	$(PC) \leftarrow (PC) + 1$

Додаток Б

Представлення даних у двійковій, шістнадцятковій та десятковій системі числення

Таблиця Б.1 – Відповідність представлення даних у різних системах числення

BIN (двійкова)				HEX (шістнадцяткова)	DEC (десятькова)
$2^3 = 8$ ст.біт	$2^2 = 4$	$2^1 = 2$	$2^0 = 1$ мол.біт		
0	0	0	0	0	0
0	0	0	1	1	1
0	0	1	0	2	2
0	0	1	1	3	3
0	1	0	0	4	4
0	1	0	1	5	5
0	1	1	0	6	6
0	1	1	1	7	7
1	0	0	0	8	8
1	0	0	1	9	9
1	0	1	0	A	10
1	0	1	1	B	11
1	1	0	0	C	12
1	1	0	1	D	13
1	1	1	0	E	14
1	1	1	1	F	15

Додаток В

Зразок оформлення титульної сторінки

Міністерство освіти і науки України
Запорізький національний технічний університет

Кафедра ЕПА

**Звіт з лабораторної роботи №1
з дисципліни
«Основи мікропроцесорної техніки»**

Виконав:
студ. гр. Е-333

Іваненко І.І.

Перевірив:
доцент

Петренко П.П.